#### (19) 世界知的所有権機関 国際事務局



# I NOBIO CUMANDI NI DICINO MARIA COMI COMILICINI I NI NI COMILICANI COMILICANI COMILICANI COMILICANI NODI NI MA

#### (43) 国際公開日 2005年1月6日 (06.01.2005)

#### **PCT**

### (10) 国際公開番号 WO 2005/001689 A1

(51) 国際特許分類7:

# 1 30

G06F 9/445, 13/30

(21) 国際出願番号:

PCT/JP2004/008709

(22) 国際出願日:

2004年6月21日(21.06.2004)

(25) 国際出願の言語:

日本語

(26) 国際公開の言語:

日本語

(30) 優先権データ: 特願2003-180659

2003年6月25日(25.06.2003)

(71) 出願人 (米国を除く全ての指定国について): 日本電気 株式会社 (NEC CORPORATION) [JP/JP]; 〒1088001 東京都港区芝五丁目7番1号 Tokyo (JP).

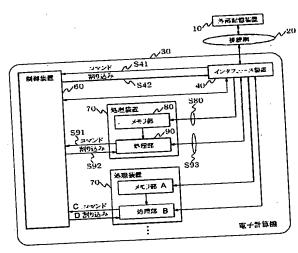
(72) 発明者; および

- 、/-/ 発明者/出願人 *(*米国についてのみ): 犬尾 武 (INUO, Takeshi) [JP/JP]; 〒1088001 東京都港区芝五丁目7番 1号日本電気株式会社内 Tokyo (JP).
- (74) 代理人: 加藤 朝道 (KATO, Asamichi); 〒2220033 神奈 川県横浜市港北区新横浜3丁目20番12号望星ビ ル7階 加藤内外特許事務所 Kanagawa (JP).
- (81) 指定国 (表示のない限り、全ての種類の国内保護が 可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, IP, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA,

/続葉有]

(54) Title: ELECTRONIC COMPUTER, SEMICONDUCTOR INTEGRATED CIRCUIT, CONTROL METHOD, PROGRAM GENERATION METHOD, AND PROGRAM

(54) 発明の名称: 電子計算機、半導体集積回路、制御方法、プログラムの生成方法、及びプログラム



- 10...EXTERNAL STORAGE DEVICE
- 20...CONNECTION NETWORK 30...ELECTRONIC COMPUTER
- S41...COMMAND
- \$42...INTERRUPT
- 60...CONTROL DEVICE
- 40...INTERFACE DEVICE 70...PROCESSING DEVICE
- 80...MEMORY UNIT
- 90 PROCESSOR
- S91...COMMAND
- S92...INTERRUPT
- A. MEMORY UNIT B. PROCESSOR
- C...COMMAND
- D...INTERRUPT

(57) Abstract: An application program is executed and is easily made reusable by dividing the application program into processing units, and by creating a logical circuit in the re-configurable hardware by switching so as to improve the processing speed at low cost. The electronic computer comprises a processing device (70). The processing device (30) includes a processor (90) having re-configurable hardware that can create a logical circuit with a program and a memory unit (80) storing a program used to decide creation of a logical circuit of the processor (90). The electronic computer further comprises a control device (60) that executes a command specified by the processing device (70). The processor (90) issues an instruction to execute the command when the processing device (70) detects a predetermined condition. The commands include a command that replaces the program stored in the memory unit (80) and a command that switches effective program data memories when the memory unit (80) is configured by a plurality of program data memories (81).

(57) 要約: アプリケーションプログラムを処理単 位に分割して切り換えて再構成可能ハードウェア に論理回路を構築して実行させることにより低コ ストで処理速度を向上させ、アプリケーションプ ログラムを容易に再利用可能とすること。論理回 路をプログラムにより形成可能な再構成可能ハー ドウェアをからなる処理部90と処理部90の論 理回路の形成を決めるプログラムを保持するメモ リ部80を含む処理装置70と、処理装置70の 指定したコマンドを実行する制御装置60とを有 し、前記コマンドは、処理装置70が所定の条件 を検出した際に処理部90から実行を指示され、

前記メモリ部80に保持するプログラムを置き換えたりメモリ部80が複数

#### 

NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

(84) 指定国 (表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF,

BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

## 添付公開書類: — 国際調査報告書

2文字コード及び他の略語については、 定期発行される 各PCTガゼットの巻頭に掲載されている「コードと略語 のガイダンスノート」を参照。